



OGGETTO: ERRATA CORRIGE AL CAPITOLATO TECNICO - RDO MEPA n. 2975244

PROCEDURA NEGOZIATA SOTTO SOGLIA, AI SENSI DELL'ART.1 COMMA 2 LETTERA B) DELLA LEGGE N. 120 DEL 11/09/2020 COME MODIFICATA DALL'ART.51, COMMA 1 LETTERA A) D.L. N. 77/2021 MEDIANTE L'UTILIZZO DEL MERCATO ELETTRONICO DELLA PUBBLICA AMMINISTRAZIONE (MEPA) PER LA FORNITURA ED INSTALLAZIONE DI NODI DI CALCOLO E INFRASTRUTTURA DI STORAGE NELL'AMBITO DEL PROGETTO DAL TITOLO "PIR01_00015 - POTENZIAMENTO DELLA COMPONENTE ITALIANA DELLA INFRASTRUTTURA DI RICERCA AEROSOL, CLOUDS AND TRACE GASES RESEARCH INFRASTRUCTURE PER-ACTRIS-IT" - IMPORTO COMPLESSIVO € 153.700,00 - LOTTO UNICO

CIG: 912522343D
CUP: B17E19000000007
CPV: 30210000-4

CLUSOSS - PIR01_00015_240978

Il Responsabile Unico del Procedimento

comunica che, per mero errore materiale, a pagina 3 del Capitolato Tecnico risulta quanto segue:

- Nodo di calcolo (q.ta 8 minimo)
- Processore AMD Epyc 32C/64T 7452 2,35GHz 128MB L3 Cache;
- RAM: 128 GB DDR4 3200 Reg. ECC in moduli da 16GB Full Brand, testati e certificati per il sistema proposto;

che deve intendersi sostituito come segue:

- Nodo di calcolo (q.ta 8 minimo)
- 2 x Processore AMD Epyc 32C/64T 7452 2,35GHz 128MB L3 Cache (tot. 64C/128T per nodo);
- RAM: 128 GB DDR4 3200 Reg. ECC x processore, in moduli da 16GB Full Brand, testati e certificati per il sistema proposto (tot 256 GB x nodo)

Fermo e invariato il resto.

Il Responsabile Unico del Procedimento
Dott.ssa Maria Cristina Facchini